

**АННОТАЦИЯ рабочей программы учебной дисциплины «Архитектура компьютера»  
направление подготовки 09.03.03 «Прикладная информатика» профиль «Прикладная  
информатика в государственном и муниципальном управлении»**

Цель изучения дисциплины	Целью изучения дисциплины является: изучение ключевых понятий, связанных с архитектурой различных ЭВМ и основных конструкций языков программирования высокого уровня; ознакомление студентов с основными понятиями информатики как прикладной дисциплины; обучение студентов современным компьютерным технологиям и путям их применения в профессиональной деятельности; обучение принципам организации и функционирования ЭВМ; технологиям, применяемым на этапах разработки программных продуктов; методам построения и анализа алгоритмов, принципам функционирования и способам применения системного, инструментального и прикладного программного обеспечения; приобретение навыков работы с различными типами прикладного программного обеспечения; формирование культуры мышления, способности к обобщению, анализу, восприятию информации. изучение основных понятий архитектуры современного персонального компьютера, устройства и принципа действия важнейших компонентов аппаратных средств персонального компьютера, механизмами пересылки и управления информацией
Место дисциплины в учебном плане	ФТД02
Общая трудоемкость дисциплины з.е./ часов	2/72
Реализация дисциплины	3 курс
Формируемые компетенции	ПК-2
Знания, умения и навыки, получаемые в результате освоения дисциплины	Знать основные среды для разработки программного обеспечения Уметь внедрять и адаптировать прикладное программное обеспечение Владеть современными языками программирования и методиками разработки и внедрения прикладного программного обеспечения
Содержание дисциплины	Понятие вычислительной машины и комплекса. Процессоры, их виды и назначение. Состав команд некоторых типов процессоров, сравнительный анализ команд современных процессоров фирм INTEL. CISC и RISC компьютеры. Состав регистров и команды процессоров ряда Intel 80x86.

	Математические (арифметические) сопроцессоры. Управление памятью. Системные магистрали. Системы прерываний компьютера. Архитектура видеоадаптеров. Многопроцессорные вычислительные системы.
Виды учебной работы	практическая работа, самостоятельная работа.
Форма промежуточной аттестации	зачет.